OFFRE DE STAGE 2018/2019

Filière métier	Etudes/développement
Spécialité/diplôme	Electronique/Informatique

Titre du stage : Evaluation de la chaine de développement et des performances d'un nouveau FPGA

Descriptif du stage :

Une nouvelle génération de FPGA offre de nombreuses ressources logiques et des interfaces rapides, avec des consommations compatibles d'une application spatiale embarquée.

Vous évaluerez d'abord la qualité des outils du flot de développement de cette famille de FPGA : synthèse, placement routage et mise au point sur une carte cible d'évaluation.

Vous étudierez ensuite plus dans le détail l'architecture de ces FPGA en synthétisant des fonctions de traitement de signal, et vous comparerez les performances obtenues avec celles des FPGA embarqués actuels.

Enfin, vous établirez les recommandations de mise en œuvre : fréquences de travail maximales, taux de remplissage, architectures de traitement de signal, stratégies de distribution des horloges, ….

Connaissances requises : FPGA, VHDL, traitement du signal, processeur embarqué

Connaissances appréciées: Matlab, C

Ecole(s) souhaitée(s)	Option	Année d'Etudes
Grandes écoles d'ingénieur	Electronique numérique	3ème

Durée et période envisagées : 5 à 6 mois

Lieu du Stage : Elancourt

1, boulevard Jean Moulin ZAC de la Clef Saint-Pierre 78990 Elancourt

Service d'accueil : Département Ingénierie et Développement

Nom du responsable : Jean-Marc Taine 01 82 61 23 52
jean-marc.taine@airbus.com

Adrien Comolet-Tirman 01 82 61 23 56
adrien.comolettirman@airbus.com