



OFFRE DE STAGE 2018/2019

Filière métier Etudes/développement
Spécialité/diplôme Electronique/Informatique

Titre du stage : Optimisation de la dissipation thermique d'un FPGA sur une carte de traitement de signal

Descriptif du stage :

De nouveaux composants (FPGA, SoC, mémoires...) possédant des capacités de calcul de plus en plus importantes et fonctionnant à des fréquences très élevées voient le jour.

L'augmentation des performances s'accompagne d'une augmentation de la puissance thermique dissipée. La maîtrise de la dissipation thermique est nécessaire dans la conception VHDL et logicielle de systèmes fiables de traitement de signal dans un environnement spatial.

Le but de ce stage est de structurer le développement d'équipements électroniques, en anticipant la consommation et la dissipation thermique dans plusieurs modes de fonctionnement.

Vous proposerez et développerez un outil permettant d'améliorer les paramètres de la carte en fonction des conditions opérationnelles de l'équipement.

Vous validerez cet outil par un ciblage logiciel / VHDL sur carte.

Connaissances requises : FPGA, VHDL, processeur embarqué, C

Connaissances appréciées : Traitement du signal, Matlab

<u>Ecole(s) souhaitée(s)</u>	<u>Option</u>	<u>Année d'Etudes</u>
Grandes écoles d'ingénieur	Electronique numérique	3ème

Durée et période envisagées : 5 à 6 mois

Lieu du Stage : Elancourt

1, boulevard Jean Moulin ZAC de la Clef Saint-Pierre 78990 Elancourt

Service d'accueil : Département Ingénierie et Développement

Nom du responsable :	Jean-Marc Taine	01 82 61 23 52 jean-marc.taine@airbus.com
	Kévin Darcy	01 82 61 25 19 kevin.darcy@airbus.com