OFFRE DE STAGE 2018/2019

Filière métier	Etudes/développement
Spécialité/diplôme	Electronique/Informatique

Titre du stage : Conception d'un outil de caractérisation de liens séries rapides sur FPGA pour applications spatiales

Descriptif du stage :

La transmission de données à des débits supérieurs au gigabit permet, dans des applications embarquées spatiales, de transmettre des images en provenance de caméras, ou de systèmes d'acquisitions rapides comme les radars. La caractérisation de ces liaisons nécessite des moyens de tests dédiés.

Vous développerez un outil générique sur cible FPGA, permettant la caractérisation et le test de réseaux de liens séries rapides électriques et optiques. Vous développerez également son interface utilisateur pour rendre l'outil simple d'usage en test d'équipements et en intégration satellite.

Connaissances requises : FPGA, VHDL

Connaissances appréciées : C, Python ou C++, liens série rapides

Ecole(s) souhaitée(s)	Option	Année d'Etudes
Grandes écoles d'ingénieur	Electronique numérique	3ème

Durée et période envisagées : 5 à 6 mois

Lieu du Stage : Elancourt

1, boulevard Jean Moulin ZAC de la Clef Saint-Pierre 78990 Elancourt

Service d'accueil : Département Ingénierie et Développement

Nom du responsable : Jean-Marc Taine 01 82 61 23 52
jean-marc.taine@airbus.com

Quentin Gaspart 01 82 61 40 31
quentin.gaspart@airbus.com