OFFRE DE STAGE 2018/2019

Filière métier	Etudes/développement
Spécialité/diplôme	Electronique/Informatique

Titre du stage : Développement de méthodologies & building-blocks pour FPGA/SoC embarqués dans des équipements spatiaux

Descriptif du stage :

Le secteur des équipements spatiaux connaît un bond technologique lié au mouvement New Space.

Ce mouvement s'accompagne d'un changement de paradigme de développement, avec une forte place laissée aux composants et outils commerciaux (COTS) en substitution de technologies spécifiquement spatiales.

Dans le cadre de ce stage, vous vous intéresserez à des problématiques liés à la mise en œuvre des composants COTS de type FPGA/SoC dans des équipements électroniques soumis à l'environnement spatial.

Vous mettrez en œuvre des méthodologies pour développer des building-blocks VHDL/logiciels, les intégrer efficacement dans une plateforme de traitement de signal, et ainsi permettre le déploiement de l'application finale en orbite.

Connaissances requises : FPGA, VHDL, Linux, C/C++

Connaissances appréciées : Matlab, HLS et intégration de System on Chips (building-blocks)

Ecole(s) souhaitée(s)	Option	Année d'Etudes
Grandes écoles d'ingénieur	Electronique numérique	3ème

Durée et période envisagées : 5 à 6 mois

Lieu du Stage : Elancourt

1, boulevard Jean Moulin ZAC de la Clef Saint-Pierre 78990 Elancourt

Service d'accueil : Département Ingénierie et Développement

Nom du responsable :	Jean-Marc Taine	01 82 61 23 52
		jean-marc.taine@airbus.com
	Tiphaine Cunin	01 82 61 24 70
		tiphaine.cunin@airbus.com