

Stagiaire Ingénieur développeur en traitement d'images sur FPGA (H/F)

La branche **Systèmes d'interconnexion de Latécoère** est spécialisée dans la conception, l'industrialisation et la production sur-mesure de câblage, de meubles avionique, ainsi que de bancs de tests, pour l'aéronautique, la défense et le spatial. Certains de ces produits sont conçus pour répondre à des contraintes d'environnement sévères. Cette branche propose également une large gamme de produits vidéo embarqués pour des applications extérieures et en cabine.

La société emploie 2200 personnes dans le monde, pour un chiffre d'affaires de 237 Millions d'Euros en 2016. Elle se positionne aujourd'hui parmi les leaders mondiaux du câblage de haute technologie dans les domaines de l'**aéronautique**, du **spatial** et de la **défense**.

La Business Unit "**Equipements et Systèmes**" a la responsabilité de développer auprès de ses Clients (Compagnies aériennes, Avionneurs, MRO, Equipementiers), les domaines d'activités suivants :

- Des Systèmes/Equipements vidéo pour la cabine, le pilote et la sécurité, contribuant au développement de la marque LATVISION <http://www.latvision.com>
- Des moyens sols de systèmes Aéronautiques, Spatiaux et Défenses

Dans le cadre de son développement et afin de renforcer son activité de conception d'équipements électroniques sur de nouveaux projets, la Direction Equipements et Systèmes recherche un Stagiaire Ingénieur développeur en traitement d'images sur FPGA (H/F).

Vos missions seront les suivantes :

- Faire une analyse des fonctionnalités à développer (entrées/sorties, traitement d'images, ...)
- Proposer des solutions et architectures FPGA pour répondre à ce besoin
- Développer les modules FPGA et les intégrer sur une carte d'évaluation
- Evaluer les performances des modules développés
- Rédiger la documentation associée (spécifications, conception, validation, ...)

Profil:

- H/F étudiant en école d'ingénieur en électronique numérique avec des connaissances en traitement d'images et vidéos
- Votre capacité à communiquer ainsi que votre autonomie seront des atouts importants pour mener à bien votre mission
- Maîtrise de l'anglais
- Maîtrise du langage VHDL et des outils de développement FPGA (de préférence Xilinx)

Votre contact technique pour ce poste : Cécile BAZOT – Responsable Technique Innovation BU ES – cecile.bazot@latecoere.aero

Votre contact RH pour ce poste : Antoine ARNHOLD – Chargé de Recrutement – antoine.arnhold@latecoere.aero

Engineering Intern in Image Processing on FPGA (M/F)

LATECOERE Interconnection Systems branch specializes in the customized design, industrialization and production of wiring systems, avionics racks and test benches for the aeronautics, defense and space sectors. Some of these products are designed to withstand extreme environmental conditions. The branch also offers a wide range of embedded video systems for external or cabin surveillance applications.

The company employs 2,200 people worldwide, with a turnover of 237 million Euros in 2016. Today, it is one of the world leaders in high-tech cabling in the aerospace and defense.

The "Equipment and Systems" Business Unit is responsible for developing the following areas of activity for its Clients (Airlines, Aircraft Manufacturers, MRO and Equipment Manufacturers):

- Video systems / equipment for passenger entertainment, pilot situational awareness and flight security, contributing to the development of the LATVISION brand <http://www.latvision.com>
- Aerospace and defense systems ground resources

As part of its development and to strengthen its activity in design of electronic equipment on new projects, the Equipment and Systems Division is looking for an Engineering Intern in Image Processing on FPGA (M/F).

Your mission will be as follows:

- Analyze functionalities to be developed (inputs/outputs, image processing, ...)
- Propose solutions and corresponding FPGA architectures in accordance to the needs
- Develop FPGA modules and integrate them onto an evaluation card
- Evaluate the performances of the developed modules
- Write the documentation (specifications, conception, validation, ...)

Profile:

- M/F student from an engineering school in the field of digital electronics, with a specialization in image/video processing
- Your ability to communicate and your autonomy will be important assets to carry out your mission
- Proficient in English
- Skilled knowledge of VHDL language and FPGA development tools (e.g. Xilinx)

Your technical contact for this position: Cécile BAZOT – Innovation Technical Manager ES BU – cecile.bazot@latecoere.aero

Your HR contact for this position: Antoine ARNHOLD – Recruitment Officer – antoine.arnhold@latecoere.aero